24º CONGRESSO TÉCNICO MICROCHIP MASTERS BRASIL

MICROCHIP | MASTERs BRASIL 2019 | Artimar

DESCRITIVO DO EVENTO

22.10.19

Espaço São Paulo Center

www.mastersbrasil.com.br

O EVENTO

O MASTERs Brasil 2019 é a 24ª edição do congresso técnico da Microchip Technology no país, tem por objetivo desenvolver conceitos e viabilizar tecnologia para o fortalecimento da indústria brasileira, e acontecerá no dia 22 de outubro de 2019, das 7h30 às 17h, no São Paulo Center.

O evento contará com 12 workshops teóricos (palestras), 4 workshops práticos de 3 horas (hands-on) e 1 workshop prático de 6 horas (hands-on).

O público-alvo do Masters Brasil é composto por pessoas que buscam inovações tecnológicas e suas utilizações em sistemas eletrônicos.

Há também usuários e conhecedores das linhas de produtos Microchip, que possuem interesse em se aprofundar e conhecer as novas tecnologias.

Esse público é constituído principalmente por desenvolvedores, técnicos, engenheiros de software e hardware, estudantes, professores, diretores, CEO's, gerentes de engenharia e/ou compras.

12 opções de **WORKSHOPS TEÓRICOS**

05 opções de **WORKSHOPS PRÁTICOS**

A Microchip investe em você e subsidiou 50% da sua inscrição!

inscrição +

4 WORKSHOPS TEÓRICOS

LOTE 1 ATÉ 31/08	R$ 180
LOTE 2 ATÉ 30/09	R$ 190
LOTE 3 ATÉ 18/10	R$ 200

inscrição +

2 WORKSHOPS TEÓRICOS
+ 1 WORKSHOP PRÁTICO DE MEIO PERÍODO

LOTE 1 ATÉ 31/08	R$ 520
LOTE 2 ATÉ 30/09	R$ 530
LOTE 3 ATÉ 18/10	R$ 540

inscrição +

1 WORKSHOP PRÁTICO FULL DAY

LOTE 1 ATÉ 31/08	R$ 810
LOTE 2 ATÉ 30/09	R$ 820
LOTE 3 ATÉ 18/10	R$ 830

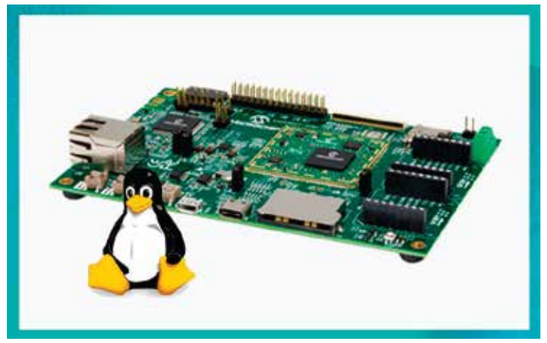
inscrição +

2 WORKSHOPS PRÁTICOS DE MEIO PERÍODO

LOTE 1 ATÉ 31/08	R$ 810
LOTE 2 ATÉ 30/09	R$ 820
LOTE 3 ATÉ 18/10	R$ 830

microchipmasters@artimar.com.br
www.mastersbrasil.com.br
+55 11 99500-2057

WORKSHOPS PRÁTICOS



Aprendendo Linux Embarcado usando Yocto Project

Duração: **6 horas (prático)**

Pré-requisitos: Linguagem C/C++, Linux e Shell Script

Placa fornecida: **ATSAMA5D27-SOM-EK1**

Palestrante: André Curvello

Neste workshop veremos como utilizar o Yocto Project para arquitetar uma distribuição GNU/Linux embarcada e personalizada para o kit de desenvolvimento ATSAMA5D27-SOM1-EK1.

Para isso, serão apresentados os conceitos e a estrutura de um sistema Linux Embarcado, Yocto Project e os elementos necessários para criação de distribuições Linux com seus recursos específicos, como trabalhar com drivers para acesso a recursos de hardware, e desenvolvimento de aplicações em C/C++ para interface com esses recursos e demais funcionalidades do sistema Linux projetado.

Engenheiro de Computação graduado pela USP São Carlos com ênfase em Sistemas Embarcados. Possui MBA em Gestão de TI pela UNIFRAN, e é Mestre em Processamento de Sinais e Instrumentação pela EESC-USP. Atualmente é Especialista e Líder de Equipe do time brasileiro de inovação para telemática da Pósitron Stoneridge, empresa líder em soluções de rastreamento e segurança para o setor automotivo no Brasil.

Também ministra cursos de pós-graduação, extensão e in-company nas áreas de desenvolvimento móvel e sistemas embarcados. Realiza projetos e consultorias com foco no desenvolvimento de sistemas embarcados para internet das coisas, como aplicações em automação de sistemas, domótica, robótica e visão computacional. É Microsoft MVP em Azure, ministra palestras, e é articulista do Portal Embarcados e do Blog FilipeFlop.

WORKSHOPS PRÁTICOS

Utilizando FreeRTOS com Microchip

Duração: 3 horas (prático)

Pré-requisitos: Linguagem C

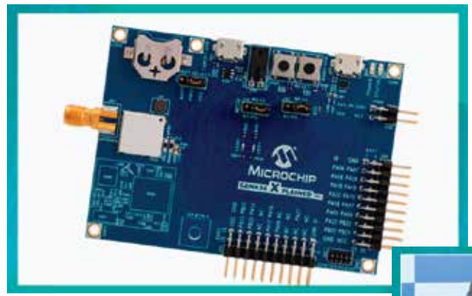
Placa fornecida: **ATSAMD21-XPRO**

Este workshop é voltado para os desenvolvedores que já desenvolvem softwares embarcados e querem começar a utilizar sistemas operacionais de tempo real (RTOS) em seus projetos. Serão abordados os conceitos teóricos de um RTOS e como eles foram implementados no FreeRTOS: tarefas, prioridades, escalonador, comunicação entre tarefas por filas e gestão de recursos com semáforos e mutexes.

Palestrante: Rodrigo Almeida

É professor e coordenador do curso de Engenharia Eletrônica da Universidade Federal de Itajubá, tendo experiência de 10 anos em desenvolvimento de sistemas embarcados.

É articulista do Portal Embarcados, com artigos voltados ao desenvolvimento de software. Publicou o livro Programação de Sistemas Embarcados: Desenvolvendo Software para Microcontroladores em Linguagem C.



Desmistificando LoRa na Prática com ATSAMR34/35

Duração: 3 horas (prático)

Pré-requisitos: Linguagem C

Placa fornecida: **DM320111**

Neste workshop prático mostraremos a definição dos parâmetros do LoRa (Data Rate, SF, etc.) e apresentaremos a arquitetura e especificações técnicas do ATSAMR34/3, e do ambiente necessário para desenvolvimento de aplicações com SAMR34/35 (IDE, Compilador, Framework, Biblioteca, etc.).

Na hands-on, utilizaremos o LoRaWAN comissionando o device na rede da American Tower do Brasil e faremos uma prática Peer-to-Peer, com dicas e truques de utilização.

Palestrante: Nilton Valente

Pós-graduado em Análise de Sistemas pela Universidade Mackenzie em 1989; Graduado em Engenharia Elétrica com Ênfase em Eletrônica pela Escola de Engenharia Mauá em 1986; Sócio – Diretor da VAGON Engenharia LTDA desde 1994; Especializado em: Sistemas Embarcados e Microcontroladores (Hardware / Firmware), Plataformas Wireless / GPS, Protocolos e Interfaces de Comunicação, Aquisição e Tratamento de Dados.

A Microchip investe em você
e subsidiou 50% da sua inscrição!

microchipmasters@artimar.com.br
www.mastersbrasil.com.br

+55 11 99500-2057

WORKSHOPS PRÁTICOS

Como controlar seu dispositivo IoT utilizando Amazon Alexa

Duração: 3 horas (prático)

Placa fornecida: **AC164165**

Neste hands-on será abordada a integração de comandos de voz de "Smart-speaker" da Amazon para controlar o seu dispositivo embarcado com comunicação Wi-Fi.

Esta aula será focada nos serviços da Amazon AWS, e quais as programações necessárias nos dispositivos embarcados, no serviço Broker MQTT (AWS-IoT), na programação por evento (AWS-Lambda) e na assistente de voz (Alexa Voice Skill).

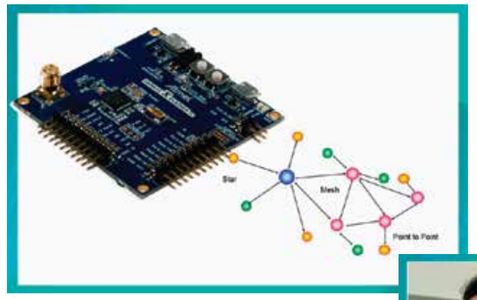
Palestrante: David Reis

Formado em Engenharia de Computação pela UNICAMP e um entusiasta das áreas de IoT e Inteligência Artificial. Tem mais de dez anos de experiência no mundo de TI, tendo atuado em áreas como desenvolvimento de software, análise de requisitos e criptografia.

Trabalha atualmente na Amazon Web Services (AWS) ajudando clientes a resolver problemas de negócio com os recursos da nuvem.

Palestrante: Ricardo Seiti

Engenheiro Eletricista com ênfase em Informática Industrial pela UNESP. Atualmente engenheiro de aplicações de campo da Microchip e 7 anos de experiência como engenheiro de aplicação de campo da Atmel provendo suporte técnico a clientes na região Sul do Brasil.



Implementando uma rede sem fio com Redes Mesh MiWi

Duração: 3 horas (prático)

Pré-requisitos: Linguagem C

Placa fornecida: **ATSAMR21-XPRO**

Para alcançar o mercado de forma mais rápida e robusta é preciso contar com ferramentas e protocolos que facilitem o desenvolvimento de suas soluções. Neste hand-ons você será apresentado ao Protocolo MiWi e ao Kit de Desenvolvimento SAM R21 Xplained da Microchip, que suportam a operação do IEEE 802.15.4 em 2.4GHz e Sub-GHz. Serão explorados os conceitos de Full Function Device e Reduced Function Device, tipos de topologias de redes de sensores sem fio e questões de segurança no tráfego dos pacotes de informação.

No final do curso, você será capaz de de implementar uma rede sem fio para monitorar o estado de uma luminária e controlar o seu desligamento remotamente.

Palestrante: Diogo Branquinho

Bacharel em Ciência da Computação (UNOESTE/FIPP) e Mestre em Engenharia da Computação (ITA) nas áreas de engenharia de sistemas e sistemas embarcados, possui experiência em Medidores Inteligentes, Cidades Inteligentes, Internet das Coisas e Redes de comunicações com rádios de baixa potência.

Co-fundador e Diretor Presidente da TecSUS Tecnologias para a Sustentabilidade, atua nos projetos de gestão eficiente de água, energia e gás através de monitoramento remoto em redes de sensores sem fio, acumulando as funções de gestão operacional e de concepção tecnológica no desenvolvimento de novos produtos.

A Microchip investe em você
e subsidiou 50% da sua inscrição!

microchipmasters@artimar.com.br
www.mastersbrasil.com.br

+55 11 99500-2057

WORKSHOPS TEÓRICOS

Inteligência Artificial e IoT. Para onde vamos agora?

Duração: 1h30min (teórico)

Para alcançar o mercado de forma mais rápida e robusta é preciso contar com ferramentas e protocolos que facilitem o desenvolvimento de suas soluções. Neste hand-ons você será apresentado ao Protocolo MiWi e ao Kit de Desenvolvimento SAM R21 Xplained da Microchip, que suportam a operação do IEEE 802.15.4 em 2.4GHz e Sub-GHz. Uma visão ampla de como a tecnologia pode reconstruir modelos de negócios e como tudo isto está acontecendo na prática. Cases reais, análises mercadológicas e questões profundas serão levados neste workshop teórico.

Palestrante: Marco Sandro Penha Oricchio

Engenheiro eletrônico com passagem por empresas como GM, Unilever, BCP Telecomunicoes e Claro. Empreendedor, lidera hoje o grupo Axoon Dendron. Atuando desde 2006, atende o mercado corporativo através de serviços em telecomunicações, inteligência artificial e IoT. Parceiros mundiais do Google e Telefônica e representam a rede LoRaWan através da American Tower.

Implementando Controle Digital em Fontes Chaveadas

Duração: 1h30min (teórico)

Atualmente, diversas novas implementações para controle de fontes chaveadas são introduzidas ao mercado. Em especial, soluções que se utilizam de técnicas de controle digital, que por meio de processadores dedicados, são capazes de regular fontes chaveadas em malha digital de controle.

Nesta classe, serão apresentadas as vantagens da família dsPIC33EP'GS' para a implementação de tal técnica de controle, bem como seus periféricos dedicados, opções para implementação de controle não linear e ferramentas de software que facilitam implementação dos polos de controle através da ferramenta Digital Compensator Design Tool (DCDT).

Palestrante: Erick Pfeifer

Parte da equipe Microchip no Brasil desde 2009 e atualmente exercendo a função de Sr. Field Applications Engineer para a Microchip Technology em Austin-TX. Integrante do Hardware and Firmware Optimization Function Group, especializado em aplicações utilizando microcontroladores e circuitos híbridos. Formado em Engenharia de Controle e Automação e Mestre em Engenharia de Sistemas de Controle pela Escola Politécnica da Universidade de São Paulo.

A Microchip investe em você
e subsidiou 50% da sua inscrição!

microchipmasters@artimar.com.br
www.mastersbrasil.com.br

+55 11 99500-2057

WORKSHOPS TEÓRICOS

Novidades Microchip: Novos produtos, Road Map, Ferramentas e Serviços

Duração: 1h30min (teórico)

Esta aula apresentará um overview dos mais recentes microcontroladores Microchip PIC® e AVR®, microprocessadores e microcontroladores SAM, além de produtos analógicos, de medição, para Ethernet, USB, segurança, wireless e Power over Ethernet.

Os participantes receberão uma introdução às novas características, tecnologias e sobre quais produtos esperar da Microchip nos próximos 12 meses.

Palestrante: Fábio Rueda

Bacharel em Engenharia Elétrica e Eletrônica, com MBA em Gestão Estratégica e Econômica de Negócios.
Possui mais de 18 anos de experiência na indústria de semicondutores, e atualmente Business Unit Manager Microchip na Artimar.

Como o IoT vai impactar o agronegócio

Duração: 1h30min (teórico)

O agronegócio é uma indústria de 2,7 trilhões de dólares, e os sensores e gateways vão ajudar a criar a agricultura data-driven, onde insumos serão usados com mais eficiência e o planejamento estará baseado em dados coletados, estima-se que a agricultura digital possa ajudar os produtores a reduzir os custos de produção e a aumentar as margens de lucro, em uma industria que será transformada como todas as outras com a entrada no mundo digital.
A industria de microeletrônica será a base desta transformação.

Palestrante: Herlon Oliveira

Formado em Direito e Administração de empresas, 21 anos de experiência no mercado de telecomunicações e tecnologia no Brasil, Vice-presidente da Abranet por dois mandatos, Membro do Conselho Consultivo Superior da Telcomp, ativa atuação no Comitê Gestor de Internet (CGI.br) e Anatel, na regulação de telecomunicações e serviços de TI, pós-graduado em Direito das telecomunicações aplicado (FGV), Pós-graduado Direito Online (FGV).

WORKSHOPS TEÓRICOS

Anti-Hacker: Desafios de segurança e métodos de ataque

Duração: 1h30min (teórico)

Esta aula explicará a importância de proteger os dados e propriedade intelectual no novo mundo de equipamentos conectados. Haverá uma pequena explicação sobre os 3 pilares da segurança: confidencialidade, integridade e autenticidade e suas aplicações no mundo digital.

Serão apresentadas algumas técnicas atuais de ataque utilizadas para cópia, interceptação e alteração de dados e como elas podem afetar o sistema. Apresentaremos também como integrar hardware de segurança nas aplicações com o intuito de diminuir riscos de ataque.

Palestrante: Ricardo Seiti

Engenheiro Eletricista com ênfase em Informática Industrial pela UNESP. Atualmente engenheiro de aplicações de campo da Microchip e 7 anos de experiência como engenheiro de aplicação de campo da Atmel provendo suporte técnico a clientes na região Sul do Brasil.

Machine Learning e suas aplicações em end-devices

Duração: 1h30min (teórico)

Nesta aula serão apresentados conceitos sobre inteligência articificial, redes neurais e machine learning, assim como os principais algoritmos utlizados e o porquê da utilização de IA e ML em end-devices. Além disso, abordaremos quais as ferramentas disponíveis para machine learning (ELL, Tensor Flow Lite, CMSIS NN, etc.) e exemplos de projetos com aplicações de ML..

Palestrante: Rodrigo Britto

Bacharel em Engenharia Eletrônica e Engenharia da Computação, atualmente trabalha como Sr. Embedded Solutions Engineer na Microchip. Possui mais de 16 anos de experiência na indústria eletrônica , suportando principalmente Microcontroladores 8 e 32 bits(ARM), touch BSW (botton, slider and wheel), WiFi e Bluetooth. Já realizou inúmeros treinamentos fora do Brasil (EUA, Inglaterra, Alemanha e China). As principais áreas de interesse são medição de energia, controle de sistemas e conectividade.

WORKSHOPS TEÓRICOS

Programando Microcontroladores ARM da Microchip utilizando MPLAB X e Harmony 3.0

Duração: 1h30min (teórico)

Cada vez mais é cobrado dos desenvolvedores rapidez na execução de um firmware e a cada dia as aplicações se tornam mais complexas. Com intuito de facilitar o desenvolvimento e consequentemente diminuir o tempo de desenvolvimento, será apresentada a mais nova ferramenta Microchip Harmony 3.0, onde é possível configurar os periféricos dos microcontroladores ARM, assim como adicionar RTOS e middlewares de maneira simples aos projetos.
Nesta palestra abordaremos a facilidade em programar microcontroladores ARM Cortex M utilizando o MPLAB X, e como utilizar o Microchip Harmony 3.0.

Palestrante: Rodrigo Britto

Bacharel em Engenharia Eletrônica e Engenharia da Computação, atualmente trabalha como Sr. Embedded Solutions Engineer na Microchip. Possui mais de 16 anos de experiência na indústria eletrônica , suportando principalmente Microcontroladores 8 e 32 bits(ARM), touch BSW (botton, slider and wheel), WiFi e Bluetooth. Já realizou inúmeros treinamentos fora do Brasil (EUA, Inglaterra, Alemanha e China). As principais áreas de interesse são medição de energia, controle de sistemas e conectividade.

FPGA – Conceitos, desafios e benefícios

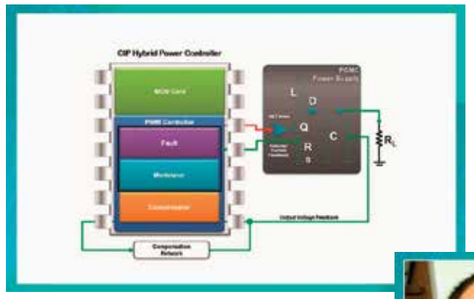
Duração: 1h30min (teórico)

FPGA ou field-programmable gate array (ou ainda matriz de portas programáveis) é um dispositivo lógico programável que suporta a implementação de circuitos digitais. Nessa aula apresentaremos os conceitos de lógica programável, os tipos de arquiteturas FPGA, e quais ferramentas e fluxos disponíveis, etc. Além disso, também será abordado os desafios do FPGA design, seus custos e benefícios, e um overview das soluções Microchip para FPGA.

Palestrante: Carlos Krüger

Engenheiro Elétrico pela EFEI (Escola Federal de Engenharia de Itajubá) em 1987. Mestre em Computação pela UNICAMP em 1993 e especialização em Gestão Estratégica de Negócios pelo INPG em 1999. Projetista de circuitos integrados no CPqD/Telebrás de 1987 até 1997, entre 1995 até 1996 trabalhou com projeto de circuitos integrados no CSELT em Turin na Itália. Em 1997 fundou a Design House IDEA! Sistemas Eletrônicos, atuou como diretor e projetista de circuitos integrados, trabalhando em projetos com a Mitel na California.

WORKSHOPS TEÓRICOS



Fundamentos e ferramentas para Switch-Mode Power Converters

Duração: 1h30min (teórico)

Os Switch-mode Power Converters são topologias amplamente usados no mercado, principalmente devido à sua alta eficiência e tamanho reduzido. Porém, esses conversores ainda são considerados dispositivos misteriosos para muitas pessoas, apesar dos seus princípios serem relativamente simples.

Nesta aula introdutória será apresentado os princípios e conceitos comuns aos conversores desse tipo, começando com os princípios fundamentais de armazenamento e processamento de energia comuns, e em seguida focando em detalhes sobre os conversores buck, fazendo uso das ferramentas e soluções que a Microchip possui, como por exemplo o MCC (MPLAB Code Configurator), SMPS Library e o Digital Compensator Design Tool (DCDT).

Palestrante: Carlos Eduardo Duarte

Formado em Engenharia de Controle e Automação pela Universidade de São Paulo, possui MBA em gestão Empresarial pela FGV. Experiência de 10+ anos como engenheiro de desenvolvimento, atuando como consultor de desenvolvimento de hardware e software de inversores e motor drives.

IoT – tudo o que você precisa saber: do PoC à produção em massa

Duração: 1h30min (teórico)

Nesta palestra apresentaremos as principais motivações e lógica econômica para o IoT, e sua atuação como importante componente de transformação digital. Serão abordados também modelos de negócio mais promissores para IoT, e quais as melhores práticas adotadas por provedores de soluções e corporações para ter sucesso no desenvolvimento de estratégia e aplicação de soluções de IoT.

Palestrante: Ibrahim Jamhour

Atualmente é head do IoT OpenLabs e partner na BandTec Digital School. Possui 20 anos de experiência como executivo sênior em instituições financeiras (Unibanco e Itau Unibanco), e 11 anos na indústria de distribuição de combustíveis.

Liderou importantes projetos de planejamento de negócios, desenvolvimento de produtos, eficiência operacional e integração pós fusão de empresas. Formado em Engenharia Mecânica pela Universidade Federal do Paraná e possui Master of Sciences of Management pela Stanford University.

De 1989 até 1995 foi professor do departamento de Engenharia de Computação da UNICAMP, no período de 1997 até 2004 foi professor nos cursos de Engenharia Elétrica e de Engenharia de Computação da PUC Campinas, e lecionou na posgraduação da UNISAL em 2014. Trabalhou também nas empresas Motorola, freescale, BrPhotonics e desde 2017 atua na Keyldea.

A Microchip investe em você
e subsidiou 50% da sua inscrição!

microchipmasters@artimar.com.br
www.mastersbrasil.com.br
+55 11 99500-2057

WORKSHOPS TEÓRICOS

DfX – Design for Excellence no mundo conectado

Duração: 1h30min (teórico)

Esta aula apresentará um overview dos desafios da nossa indústria de placas eletrônicas, no que tange a maneira tradicional, que chamamos de velha economia versus a maneira que várias empresas inovadoras estão desenvolvendo (fabricando e testando suas placas eletrônicas).

Apesar de existir várias técnicas para suportar esse processo, ele passa por um novo olhar mais sistêmico, e buscaremos mostrar tanto o sistema técnico como o humano, necessários para implantar uma metodologia de DfX (Design for Excellence) no que tange aos testes das suas placas eletrônicas.

Palestrante: Eduardo Baldi

Possui quase 30 anos de experiência em teste automático de placas eletrônicas com tecnologia SMT e PTH, iniciando sua carreira na Hewlett Packard (HP). Sócio fundador da ETS Electronic Test Systems, e atua com foco em desenvolvimento de novos produtos e novos modelos de negócio, e novas tecnologias e parcerias tecnológicas.

É engenheiro eletrônico, com pós-graduação em Administração pela FGV e possui cursos extra-curriculares pela Berkley University e Babson College.

Processos de Certificação ANATEL e INMETRO

Duração: 1h30min (teórico)

Atualmente muitos produtos devem ser certificados, alguns compulsoriamente por exigência de Normas e Portarias, e outros para serem exportados ou conseguir concorrer em um Mercado cada vez mais exigente. Nesta aula serão apresentadas todas as etapas do processo de certificação ANATEL e INMETRO, assim como exemplos práticos sobre cada um.

Sobre INMETRO, abordaremos certificações para equipamentos de cobrança, como balança e bomba de gasolina.

Palestrante: André Roberti

Engenheiro de Telecomunicações pelo Inatel e com MBA em Gestão de Vendas e Marketing, atua com certificação ANATEL desde 2018. Atualmente Gerente Comercial na NCC Certificações.

PROGRAMAÇÃO

HORÁRIO	AULA	FORMATO	DURAÇÃO	PALESTRANTE
7h30 – 8h15	Credenciamento e Welcome Coffee			
8h15 – 8h45	Abertura			
9h00 – 10h30	Novidades Microchip: Novos produtos, Road Map, Ferramentas e Serviços	Teórico	1h30min	Fábio Rueda
9h00 – 10h30	IoT – tudo o que você precisa saber: do PoC à produção em massa	Teórico	1h30min	Ibrahim Jamhour
9h00 – 10h30	Anti-Hacker: Desafios de segurança e métodos de ataque	Teórico	1h30min	Ricardo Seiti
9h00 – 12h30	Desmistificando LoRa na Prática com ATSAMR34/35 – Sub-GHz SiP da Microchip – Microcontrolador Cortex-M0+ com Rádio LoRa Integrado	Prático	3h00min	Nilton Valente
9h00 – 12h30	Utilizando FreeRTOS com Microchip	Prático	3h00min	Rodrigo Almeida
9h00 – 17h00	Aprendendo Linux Embarcado usando Yocto Project	Prático	6h00min	André Curvello
10h30 – 11h00	Coffee Break			
11h00 – 12h30	Fundamentos e ferramentas para Switch-Mode Power Converters	Teórico	1h30min	Carlos Eduardo Duarte
11h00 – 12h30	Inteligência Artificial e IoT. Para onde vamos agora?	Teórico	1h30min	Marco Sandro Oricchio
11h00 – 12h30	Programando Microcontroladores ARM da Microchip utilizando MPLAB X e Harmony 3.0	Teórico	1h30min	Rodrigo Britto
12h30 – 13h30	Almoço			
13h30 – 15h00	Dfx – Design for Excellence no mundo conectado	Teórico	1h30min	Eduardo Baldi
13h30 – 15h00	Processos de Certificação ANATEL e INMETRO	Teórico	1h30min	André Roberti
13h30 – 15h00	FPGA – Conceitos, desafios e benefícios	Teórico	1h30min	Carlos Krueger
13h30 – 17h00	Desmistificando LoRa na Prática com ATSAMR34/35 – Sub-GHz SiP da Microchip – Microcontrolador Cortex-M0+ com Rádio LoRa Integrado	Prático	3h00min	Nilton Valente
13h30 – 17h00	Como controlar seu dispositivo IoT utilizando Amazon Alexa	Prático	3h00min	David Reis e Ricardo Seiti
13h30 – 17h00	Implementando uma rede sem fio com Redes Mesh MiWi	Prático	3h00min	Diogo Branquinho
15h00 – 15h30	Coffee Break			
15h30 – 17h00	Machine Learning e suas aplicações em end-devices	Teórico	1h30min	Rodrigo Britto
15h30 – 17h00	Como o IoT vai impactar o agronegócio	Teórico	1h30min	Herlon Oliveira
15h30 – 17h00	Implementando Controle Digital em Fontes Chaveadas	Teórico	1h30min	Erick Pfeifer

microchipmasters@artimar.com.br
www.mastersbrasil.com.br
+55 11 99500-2057

GRADE HORÁRIA

	SALA 1	SALA 2	SALA 3	SALA 4	SALA 5	SALA 6	SALA 7
	TEÓRICA	TEÓRICA	TEÓRICA	PRÁTICA	PRÁTICA	PRÁTICA	PRÁTICA
8h15	WELCOME COFFEE	WELCOME COFFEE	WELCOME COFFEE	WELCOME COFFEE	WELCOME COFFEE	WELCOME COFFEE	WELCOME COFFEE
8h15	ABERTURA	ABERTURA	ABERTURA	ABERTURA	ABERTURA	ABERTURA	ABERTURA
9h00	Novidades Microchip	IoT - tudo o que você precisa saber: do PoC a produção em massa	Anti-Hacker (Segurança)	LINUX	LoRa 1	FreeRTOS	
10h30	INTERVALO	INTERVALO	INTERVALO	INTERVALO	INTERVALO	INTERVALO	
11h00	Power Converters	IInteligência Artificial	Harmony 3.0	LINUX	LoRa 1	FreeRTOS	
12h30	ALMOÇO	ALMOÇO	ALMOÇO	ALMOÇO	ALMOÇO	ALMOÇO	ALMOÇO
13h30	Design Excellence	Certificações Anatel e Inmetro	FPGA	LINUX	LoRa 2	AWS Alexa	Mesh
15h00	COFFEE BREAK	COFFEE BREAK	COFFEE BREAK	COFFEE BREAK	COFFEE BREAK	COFFEE BREAK	COFFEE BREAK
15h30	Machine Learning	IoT no agronegócio	Controle Digital	LINUX	LoRa 2	AWS Alexa	Mesh
17h00	ENCERRAMENTO	ENCERRAMENTO	ENCERRAMENTO	ENCERRAMENTO	ENCERRAMENTO	ENCERRAMENTO	ENCERRAMENTO

microchipmasters@artimar.com.br
www.mastersbrasil.com.br
+55 11 99500-2057

LOCALIZAÇÃO

Espaço São Paulo Center

O São Paulo Center está localizado à Av. Lineu de Paula Machado, 1088 / 1100

Cidade Jardim (em frente às tribunas especiais do Jockey Clube), próximo ao polo

econômico da Av. Faria Lima / Rebouças / Morumbi.

Fácil acesso às principais rodovias pelas marginais Tietê e Pinheiros, a 5 km do

Aeroporto de Congonhas, 32 km do Aeroporto internacional de Cumbica e 10 km do

Centro Velho.

ESTACIONAMENTO COM VALET: R$35 (ATÉ 10 HORAS)

Av. Lineu de Paula Machado, 1088 / 1100 – Cidade Jardim – SP CEP: 05601-001

(em frente às tribunas especiais do Jockey Club)

microchipmasters@artimar.com.br
www.mastersbrasil.com.br
+55 11 99500-2057

INVISTA EM VOCÊ E PARTICIPE DO MICROCHIP MASTERS BRASIL 2019,
O EVENTO COM A EXCELÊNCIA EM TECNOLOGIA QUE SÓ A TRADIÇÃO PERMITE!

INSCRIÇÕES

WWW.MASTERSBRASIL.COM.BR

ATENDIMENTO DAS 9H ÀS 18H

+55 11 3231-0277 **+55 11 99500-2057**

DE SEG À SEX

www.artimar.com.br Artimar1962 @Artimar_AEA 1962Artimar Artimar Ltda